

BUS INTERFACE UNIT

POWER ON
TRANSMIT
VALID DATA

SDLC

LM 622t **M 622t** **M 622t** **M 622t**

DET FLT
SENS FREQ
MODE PR LG 1 N
REQ

DET FLT
SENS FREQ
MODE PR LG 1 N
REQ

DET FLT
SENS FREQ
MODE PR LG 1 N
REQ

DET FLT
SENS FREQ
MODE PR LG 1 N
REQ

DET SW MODULE
DET 1
DET 2
DET 3
DET 4
DET 5
DET 6
DET 7
DET 8
DET 9
DET 10
DET 11
DET 12
DET 13
DET 14
DET 15

ECONOLITE

B. I. U. DETECTOR #1

L3
L5
L4
L2

L1
L2

L7
L8

L5
L6
DLY

L11
L12

L9
L10

L15
L16

L13
L14

PREEMPTOR EVP# 3
PREEMPTOR EVP# 4

PREEMPTOR EVP# 5
PREEMPTOR EVP# 6

DETECTOR TEST MODULE

STATUS DISPLAY:

```

PHASE 1 2 3 4 5 6 7 8 9 10 11
4 MORN 3 T/N 1 2 3 4 5 6 7 8 9 10 11
MAX1 13 UEN T C C T
PED
8 MORN 3
MAX1 13k4
CMD SRC NTC FREE
  
```

F1 MAIN MENU F2 NEXT SCREEN

F3 SUB MENU F4 NEXT DATA

↑
← CURSOR →
↓

1 2
4 5